



DIPARTIMENTO DI INGEGNERIA ELETTRONICA

Università degli Studi di Roma "Tor Vergata"

Via del Politecnico, 1 – 00133 ROMA

Tor Vergata

BANDO PER UNA PROCEDURA COMPARATIVA PER TITOLI ED ESAMI PER IL CONFERIMENTO DI UN INCARICO DI COLLABORAZIONE OCCASIONALE

E'indetta una procedura di valutazione comparativa per affidare un incarico di **collaborazione occasionale** per **attività di ricerca** incentrate su:

“Integrazione di struttura di coprocessore riconfigurabile nell’ambito del processore Leon”

L'esperienza e la competenza richiesta per tale attività è nell’ambito di:
Sviluppo di codice C e VHDL;
interfacciamento del Processore ESA LEON2/3.
(Responsabile Prof. Gian Carlo Cardarilli)

Il lavoro sarà svolto in un periodo di **45 giorni**. Il compenso è pari a **€3.000,00** al lordo delle ritenute a carico del collaboratore.

I candidati dovranno essere in possesso di Laurea Specialistica o Vecchio Ordinamento in Ingegneria Elettronica.

La prova consisterà in un **colloquio orale** (in caso di modalità telematica la Commissione di Valutazione adotterà tutte le misure necessarie ad accertare l’identità dei candidati) volto a verificare l’esperienza e la competenza richiesta per tale **attività di ricerca**.

Le domande di partecipazione corredate dei titoli e dei curricula, da redigere in carta libera, dovranno pervenire in busta chiusa al seguente indirizzo: Dipartimento di Ingegneria Elettronica, Università degli Studi di Roma Tor Vergata, c.a. Dr.ssa Desirée Iannarelli, Via del Politecnico 1, 00133 Roma, Piano Terra Uffici Amministrativi, stanza BT-05, **entro le ore 12.00 del giorno 15/09/2009** (si prega indicare sulla busta “Bando per Collaborazione Occasionale – ***“Integrazione di struttura di coprocessore riconfigurabile nell’ambito del processore Leon”*** nonché nome, cognome e indirizzo).